

5.9.10 ALUMNOS GRADUADOS POR MAESTRÍA

No.	TÍTULO DE LA TESIS	NOMBRE DEL ALUMNO	FECHA DE TERMINACIÓN
1	Diseño de circuitos digitales con muy bajos requerimientos de potencia	Cabrera Galicia Alfonso Rafael	29/02/2016
2	Detección de peatones basado en elementos del cuerpo y acelerado con GPU con pruebas en ambiente real	Gómez Casasola Ángel Alejandro	16/02/2016
3	Exploración de ambientes estructurados para búsqueda de objetos con un robot móvil usando información obtenida de internet	Izquierdo Córdova Ramón	24/02/2016
4	Software asistente para la ejecución de ejercicios terapéuticos en pacientes con parálisis facial	Méndez Dorantes Víctor	29/02/2016
5	Diseño CMOS de un regulador de alta precisión con protección contra sobrecargas	Montalvo Galicia Fredy	23/02/2016
6	Esquema descentralizado para la calendarización de ciclos de encendido/apagado en un conjunto de micro generadores	Palominos Villegas Jorge	05/02/2016
7	Identificación estelar para la orientación de satélites	Rodríguez Pedroza Berenice	25/02/2016
8	Evaluación de modelos y metodologías para caracterizar el TMOS en altas frecuencias	Ruiz Molina Fabio Alejandro	19/02/2016
9	Método para la reducción de auto-codificadores en aprendizaje profundo	Sánchez Taxis Nahúm	29/02/2016
10	Métodos de optimización para circuitos digitales nanométricos considerando variaciones de proceso	Tisza Contreras Juan Francisco	24/02/2016
11	Osciladores CMOS de cuadratura con amplio rango de entonados para circuitos de desplazamiento de frase en frecuencias altas	Martínez Gómez Clara Iliana	26/02/2016
12	Modelado, medición y caracterización de inductores integrados	Valdés Rayón José	26/02/2016